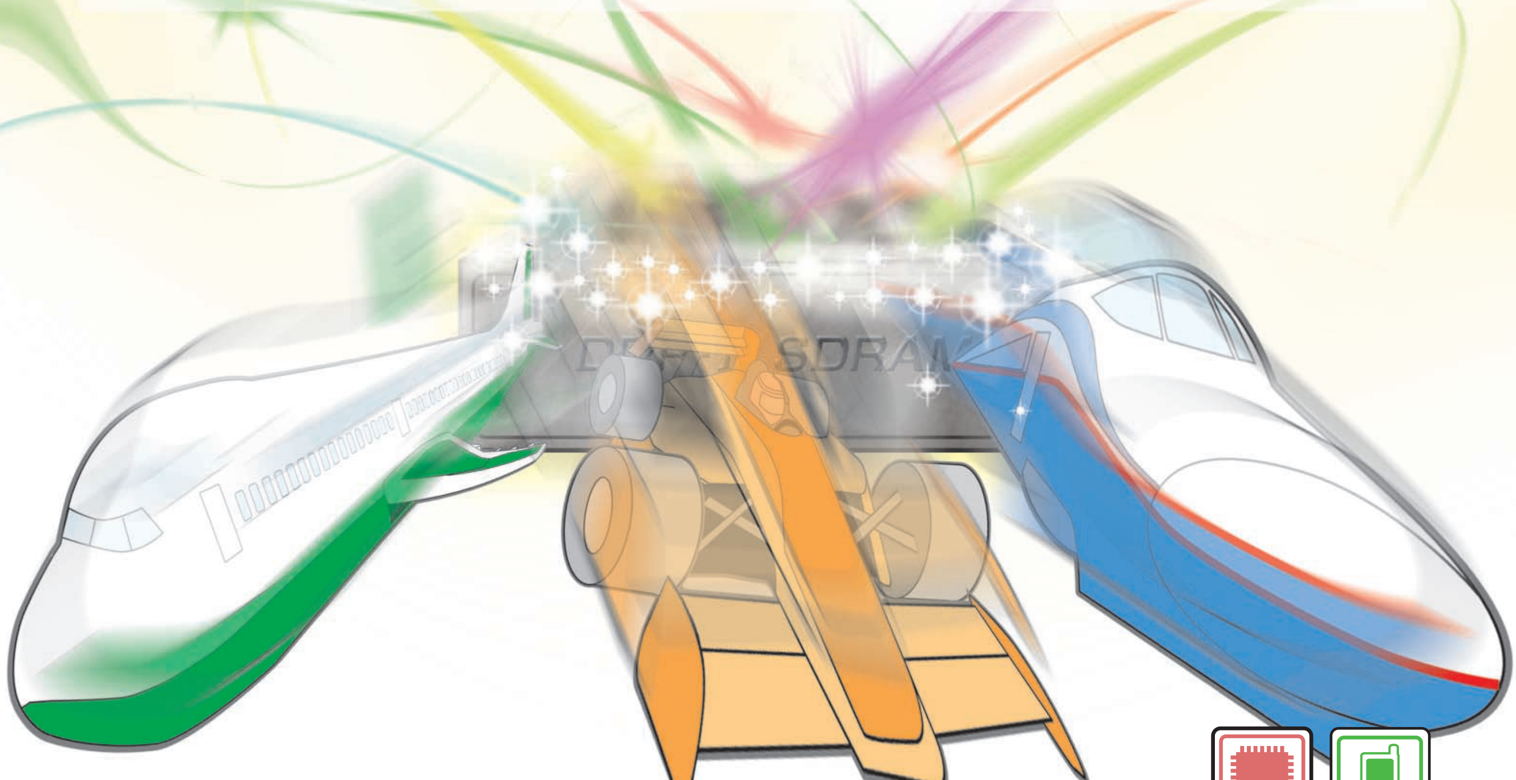
特集2

DDR2メモリを利用したシステム設計とトラブル対策

～供給状況を把握してコスト・バランスのとれた設計を～

特集2では，DDR2 SDRAMを中心とした高速メモリ技術について解説します．システムに最適なメモリの選びかたや，高速メモリを搭載したボード検証（測定）におけるトラブル対策の事例を取り上げます．また，低コストFPGAを用いたDDRメモリ・インターフェースの設計事例なども紹介します．



デバイスの記事　システムの記事

第1章 **アプリケーションに適した高速メモリを選ぶための手引き**
―― 256M/512Mビット品では性能過剰なデバイスのほうが安価なケースもある!?　朝倉善智

第2章 **高速メモリ搭載ボードを効率良く開発するための手引き**
―― I/O規格を理解し，設計ツールを有効に活用しよう　福田光治

第3章 **DDR2 SDRAM搭載ボードの実機検証トラブル・シューティング**
―― DDR2特有の高い周波数，差動伝送，パッケージ形状などが測定に与える影響　畑山 仁